

# HOLITA SIGNAL PROCESSING SYSTEM

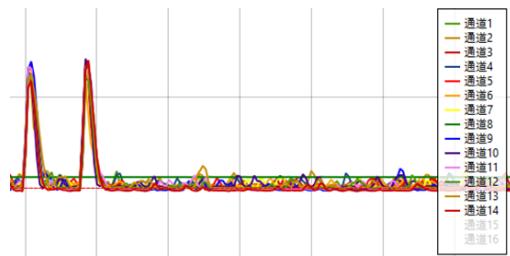
## High speed ADC acquisition system

高速ADC采集系统

### 产品介绍

北京和力达科技有限公司推出的500M采样率、16通道同步ADC采集系统，主要是针对16通道光子探测系统及对同步有较高要求的领域研制开发的，该产品具有如下特性：

- 1 功能与示波器功能类似；
- 2 16通道ADC、采样率500M、位宽14bit，16通道ADC同步采样，采样点时间差最大200ps；
- 3 板载FPGA为XCKU060，板载内存最大支持32GB；
- 4 系统支持外部触发、内部触发；
- 5 系统内置示波器采集软件，可以动态、静态显示采集数据；
- 6 设备分辨率1080P、6核12线程I7处理器、32G DDR4内存、512G固态硬盘；
- 7 军工品质，加固机壳，内置鼠标、键盘；
- 8 设备尺寸462\*354\*224mm，方便携带。



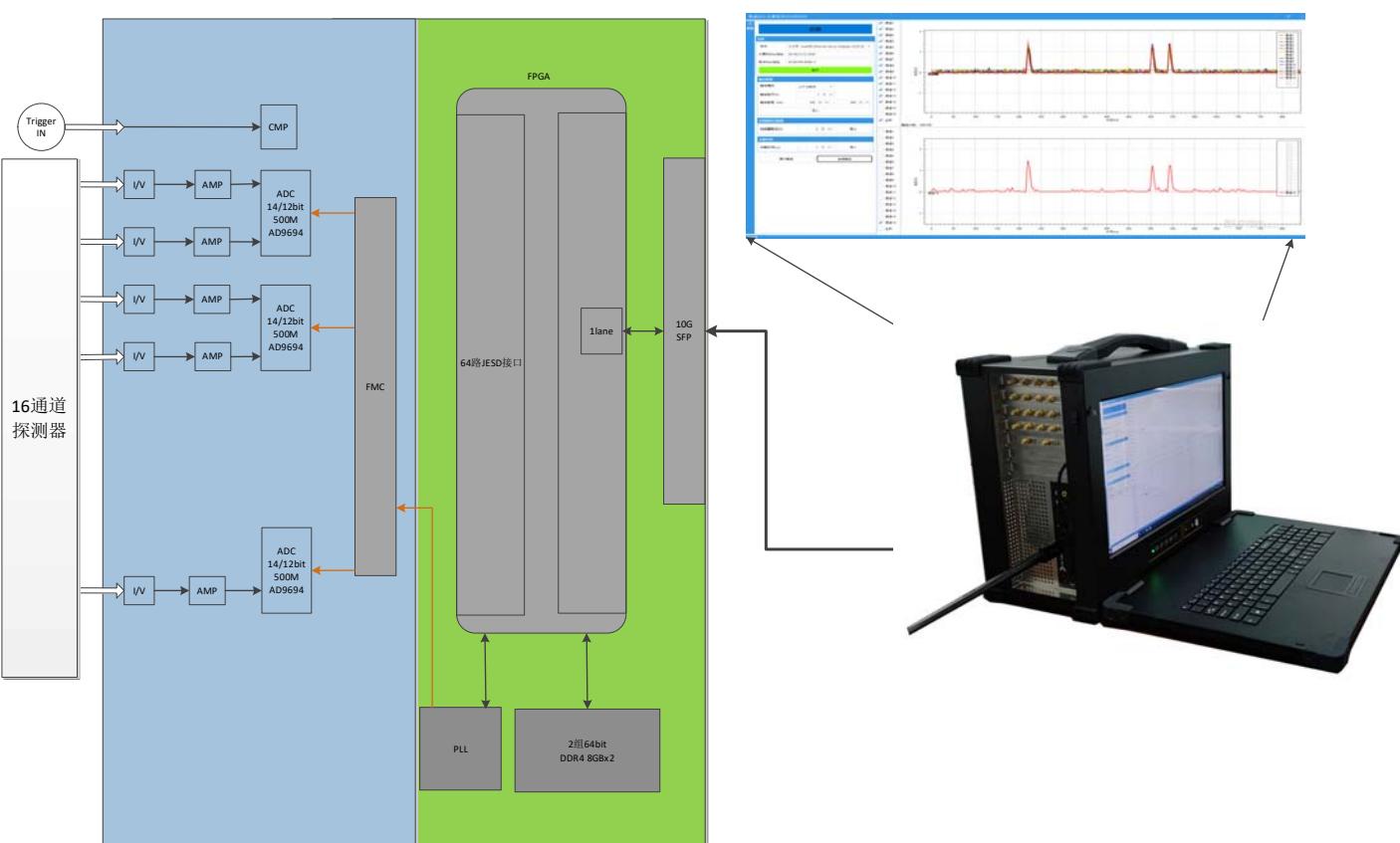
### 典型应用场景：

- 1 多通道单光子探测器输出信号测量；
- 2 多通道同步信号测量；
- 3 成像激光雷达；
- 4 通信；
- 5 工业测量；
- 6 TOF(飞行时间)。

## 参数说明 (Specifications)

| 参数           | 内容                                  | 备注 |
|--------------|-------------------------------------|----|
| 型号           | HLD-500M-16-ADC-S100                |    |
| 供电           | AC220V/50Hz                         |    |
| 显示           | 1080P                               |    |
| CPU          | I7 6核 12线程                          |    |
| CPU端内存       | 32GB                                |    |
| CPU端存储       | 512G SSD                            |    |
| 采集板卡端处理器     | XCKU060                             |    |
| 采集板端内存       | 32GB                                |    |
| 模拟输入通道数      | 16                                  |    |
| 模拟输入采样率      | 500M                                |    |
| 模拟输入带宽       | 1.4G                                |    |
| 模拟输入同步时间最大差值 | ≤200ps                              |    |
| 模拟输入同步抖动     | ≤10ps                               |    |
| 尺寸           | 462*354*224mm                       |    |
| 重量           | 13kg                                |    |
| 适配探测器模块型号    | SPCM-02-M16、SPCM-02-M04、SPCM-02-M01 |    |

## 模块功能框图(Module Block Diagram)



功能框图